

【凌陽科技】2023 招募資訊

熱門職缺列表

職務名稱	科系要求	工作內容	其他條件
數位 IC 設計工程師 _DDR (HE0720)	● 資訊工程 ● 電機電子	1. DDR Digital PHY design, verification and harden IP implementation 2. CPU IP simulation, verification and integration 3. On-chip AMBA Bus configuration and design	1. 熟悉 Verilog 及 IC 設計流程，有數位 IC 設計實作/驗證經驗 2. 熟 EDA tools (DC, Verdi), C/C++ 者佳 3. 熟悉 DDR controller 設計或高速介面經驗者佳 4. 熟悉 CPU or On-chip bus design 者佳
數位 IC 設計工程師 _Security (HE0720)	● 資訊工程 ● 電機電子	Security IP/Architecture digital design	1. 熟悉 Verilog 及 IC 設計流程，有數位 IC 設計實作/驗證經驗 2. 熟 EDA tools (DC, Verdi), C/C++ 者佳 3. 熟 Embedded HSM, Cybersecurity, Secure boot 者佳
數位 IC 設計工程師 _IP (HE0720)	● 資訊工程 ● 電機電子	3rd-party IP simulation, verification and integration: GPU, Video Decoder, AI NPU	1. 熟悉 Verilog 及 IC 設計流程，有數位 IC 設計實作/驗證經驗 2. 熟 EDA tools (DC, Verdi), C/C++ 者佳 3. 熟 GPU, Video Decoder, AI NPU 者佳
軟韌體工程師_ AVM/ADAS (AP0310)	● 資訊工程 ● 電機電子	車用 AVM/ADAS 系統開發: 1. Linux Device Driver 開發/Maintain 2. Computer Vision/Artificial Intelligent 應用系統平台開發及整合	1. 熟 C Programming Language 2. 具備 Linux OS / Linux Device Driver 概念 3. 具 Embedded System 開發經驗者佳 具 OpenGL/OpenCL/OpenCV 開發經驗者尤佳 4. 具 AVM/ADAS 產品應用開發經驗尤佳
軟體工程師 _Multimedia Player(AP0340)	● 資訊工程 ● 電機電子	1. Car infotainment: Multimedia feature development and maintenance. 2. Software packages porting and integration.	1. Familiar with C/C++ programming. 2. Familiar with OS concept and computer architecture. 3. Embedded system develop experience. 4. English specifications and documents reading skill. 5. Nice to have multimedia-related develop experience.
軟韌體開發工程師 (AP0360)	● 資訊工程 ● 電機電子	1. Multimedia Decoder/Display/TCON 軟韌體開發 2. 車用多媒體軟硬體系統整合與維護 3. 車用 IC FPGA/ASIC 驗證	1. 具備 C/C++ 程式撰寫能力 2. 具備 MPEG1/2/4/H.264 等相關視訊壓縮知識尤佳 3. 具備 影像處理/Display/TCON 相關知識尤佳

			4. 熟悉 Embedded System 程式開發與作業系統尤佳 5. 對車用多媒體系統開發整合有興趣者
軟體工程師(AP0390)	● 資訊工程 ● 電機電子	負責開發及維護 - SPI NAND driver(uBoot & Linux device driver) - CAN device driver - File system(for NAND) + MTD 工作說明： 1. 新 IC 的驗證與 driver 移植 2. 處理客戶 RTOS/Linux device driver 相關的問題 3. IP 效能的分析及改善	有 Linux device driver 或 SPI NAND driver 經驗尤佳
Audio DSP Firmware(ID0210)	● 資訊工程 ● 電機電子	Audio 演算法開發與實作	1. Audio/DSP basic concepts 2. Audio DSP related C/C++ & assembly language 3. Embedded system development 4. Soundbar/Headphone/Car audio latest technology 5. familiar with operating system: FreeRTOS/Linux is a plus 6. familiar with linux multimedia framework, gstreamer/openmax/FFmpeg, is a plus 7. familiar with audio codec: mp3/aac/wma/opus/dolby/dts is a plus 8. familiar with audio interface: i2s/pcm, tdm, pdm, s/pdif, is a plus 9. familiar with linux audio system: alsa/pluse audio mixer is a plus
軟韌體工程師_SYS1(ID0310)	● 資訊工程 ● 電機電子	1. Dolby Atmos and DTS:X soundbar embedded system software - driver and middleware development. 2. SoC validation and test program development. 3. Driver porting and maintain.	必備條件： - 熟悉 C 程式語言 - 具備 Soc 系統、軟硬體整合知識 - 有 SoC 驗證或 booting 開發經驗 - 有 RTOS 與 embedded system 開發經驗 - 具備閱讀與撰寫英文技術文件的能力 - 積極主動，良好的溝通及團隊合作能力 加分條件： - 有 audio 產品開發經驗尤佳 - 有 build system 與 tool-chain 開發維護經驗尤佳

			- 有 linux driver、kernel 開發 debug 經驗 尤佳 - 有 open source porting 經驗 尤佳
軟韌體工程師_SDK 2(ID0310)	● 資訊工程 ● 電機電子	1. Dolby Atmos and DTS:X soundbar embedded system software - middleware and application development. 2. SoC validation and test program development. 3. Work and test tool development.	必備條件: -熟悉 C 程式語言 - 具備閱讀與撰寫英文技術文件能力 - 主動涉獵 coding/tool 相關新知識 - 積極主動、良好的溝通與團隊合作能力 加分條件: - 有 RTOS 或 embedded system 開發經驗 尤佳 - 有 SoC 驗證與 booting 開發經驗 尤佳 - 有 audio 產品開發經驗 尤佳 - 有 open source porting 經驗 尤佳 - 有 linux driver 開發經驗 尤佳 - 有 trace OS kernel code 能力 尤佳
軟韌體工程師_AUD1(ID0310)	● 資訊工程 ● 電機電子	1. Dolby Atmos and DTS:X soundbar embedded system software - driver and middleware development. 2. SoC validation and test program/tool development. 3. Driver porting and maintain.	必備條件: - 熟悉 C 程式語言 - 有 Audio Precision 儀器使用經驗 - 熟悉 audio 各項指標量測 - 有 audio amp 開發或產品應用經驗 - 具備閱讀與撰寫英文技術文件的能力 - 積極主動，良好的溝通及團隊合作能力 加分條件: - 有 SoC 驗證或開發經驗 尤佳 - 有 RTOS 與 embedded system 開發經驗 尤佳
軟韌體工程師_USB(ID0310)	● 資訊工程 ● 電機電子	1. Develop driver and firmware for USB, SPI and UART 2. Develop test tool 3. SoC verification and validation	必備條件: - 熟悉 C 語言 - 熟悉 USB 規格與協議 - 熟悉 RTOS 基礎觀念 - 有 embedded system driver 開發經驗 - 積極主動、良好的溝通與團隊合作能力 - 具備閱讀與撰寫英文技術文件能力 加分條件: - 有 USB audio class(UAC)開發經驗 尤佳 - 有 Linux driver 開發經驗 尤佳 - 有 audio 產品開發經驗 尤佳 - 有 SoC 驗證經驗 尤佳

軟韌體工程師 (ID0320)	● 資訊工程 ● 電機電子	1.專業(Dolby Atmos,DTS:X 等)音響、智能音響等 Audio SOC 韌體開發及驗證 2.提供客戶技術支援，協助功能開發、問題處理等	1. 具 Embedded System, C/C++ 程式語言開發兩年以上經驗 2. 具閱讀英文規格書、撰寫英文技術報告的能力 3. 熟悉電子電路 4. 具 QP framework、freeRTOS、Linux 下韌體開發經驗尤佳 5. 具 Bluetooth、Wifi、USB、HDMI 應用開發經驗尤佳 6. 曾擔任 Audio IC 廠 FAE 或 Audio 系統廠 RD 從事知名品牌產品開發尤佳 7. 具積極主動，良好的溝通及協作能力
類比 IC 設計工程師 (IP0120)	● 電機電子 ● 光電相關	1. ADC/LVDSTRX/LVDSTX/MIPIRX/MIPITX/DC2DC/LDO/Charger/Power IC 2. 類比電路特性量測	1. 需熟悉 HSPICE 2. 熟悉 ADC or POWER ic or High speed interface 者佳 3. Analog/Mixed signal integrated circuit design
類比電路設計工程師 (IP0150)	● 電機電子 ● 資訊工程 ● 通訊相關	3. 1. PLL 電路設計 4. 2. High speed IO 電路設計	1. SPICE/Matlab 相關經驗 2. 基礎類比電路設計背景 3. 對 PLL 電路設計有興趣者
CAD 工程師(IP0320)	● 電機電子 ● 資訊工程 ● 工程相關	RTL to GDSII IC Implementation & Verification based on Synopsys/Mentor Tools: 包括: Synthesis (DCNXT), Equivalence-Check (FM), Design-for-Testability(DFTC), Auto-Test-Pattern-Generation(TetraMAX) Static-Timing Analysis(PT), Place & Route(ICC2), Clock-Tree-Synthesis(CTS), RC Extraction(StarRC), Cross-Talk Fixing(PTSI), IR-Drop/EM Analysis(PrimeRail/RH), Dynamic/Leakage Power Optimization, DFM and Multi-Voltage Low-Power Design(UPF), LVS/DRC(Calibre), ... etc	1. 碩士/大學 畢業 2. 懂 IC Design/Implementation Flow, IC Design Verilog Coding 或 Perl/TCL programming 尤佳