

【凌陽科技】2024 新鮮人招募

研發替代役

職務名稱	科系要求	工作內容	其他條件
【2024 研發替代役】 數位 IC 設計工程師 _Audio(RD0110)	<ul style="list-style-type: none"> ● 電機電子 ● 資訊工程 ● 通訊相關 	<ol style="list-style-type: none"> 1. DSP design 2. 支援 SoC 通用型週邊及 Audio 音訊相關之數位電路開發及維護 	<ol style="list-style-type: none"> 1. 熟悉 Verilog 及 IC 設計流程，有數位 IC 設計實作/驗證經驗 2. 熟 EDA tools (DC, Verdi), C/C++ 者佳 3. 具備音訊或數位訊號處理相關背景佳 4. 熟 Matlab、Scripting language(Perl / Tcl / Python) 者佳
【2024 研發替代役】 SOC Integration 數位 IC 工程師(RD0120)	<ul style="list-style-type: none"> ● 電機電子 ● 資訊工程 ● 通訊相關 	<ol style="list-style-type: none"> 1. SOC/IP 整合工作，從 RTL 到 Netlist 2. clock tree structure design 3. Lint / CDC check / Synthesis/ DFT/ LEC 	<ol style="list-style-type: none"> 1. 電子工程、電機工程、電信工程、資訊工程等相關科系畢業為主 2. Familiar with Verilog RTL coding and simulation
【2024 研發替代役】 類比 IC 設計工程師 (RD0220)	<ul style="list-style-type: none"> ● 電機電子 ● 資訊工程 	<ol style="list-style-type: none"> 1. ADC/LVDSTRX/LVDSTX/MIPI RX/MIPITX/DC2DC/LDO/Charge r/Power IC 2. 類比電路特性量測 3. Analog/Mixed signal integrated circuit design 	<ol style="list-style-type: none"> 1. 需熟悉 HSPICE 2. 熟悉 ADC or POWER ic or High speed interface 者佳
【2024 研發替代役】 類比電路設計工程師 (RD0230)	<ul style="list-style-type: none"> ● 電機電子 ● 資訊工程 ● 通訊相關 	<ol style="list-style-type: none"> 1. PLL 電路設計 2. High speed IO 電路設計 	<ol style="list-style-type: none"> 1. SPICE/Matlab 相關經驗 2. 基礎類比電路設計背景 3. 對 PLL 電路設計有興趣者

熱門職缺列表

職務名稱	科系要求	工作內容	其他條件
數位 IC 資深工程師 _Bluetooth(RD0110)	<ul style="list-style-type: none"> ● 電機電子 ● 資訊工程 ● 通訊相關 	Bluetooth Baseband / Modulation module 的開發與 RF IP 整合	<ol style="list-style-type: none"> 1. 熟悉 Verilog 及 IC 設計流程，有數位 IC 設計實作/驗證經驗 2. 熟 EDA tools (DC, Verdi), C/C++ 者佳 3. 熟悉數位信號處理；有無線通訊，藍牙背景者佳

數位 IC 資深工程師 _Audio(RD0110)	<ul style="list-style-type: none"> ● 電機電子 ● 資訊工程 ● 通訊相關 	<ol style="list-style-type: none"> 1. DSP design 2. 支援 SoC 通用型週邊及 Audio 音訊相關之數位電路開發及維護 	<ol style="list-style-type: none"> 1. 熟悉 Verilog 及 IC 設計流程，有數位 IC 設計實作/驗證經驗 2. 熟 EDA tools (DC, Verdi), C/C++ 者佳 3. 具備音訊或數位訊號處理相關背景佳 4. 熟 Matlab、Scripting language(Perl / Tcl / Python) 者佳
SOC Integration 數位 IC 工程師(RD0120)	<ul style="list-style-type: none"> ● 電機電子 ● 資訊工程 ● 通訊相關 	<ol style="list-style-type: none"> 1. SOC/IP 整合工作，從 RTL 到 Netlist 2. clock tree structure design 3. Lint / CDC check / Synthesis/ DFT/ LEC 	<ol style="list-style-type: none"> 1. 電子工程、電機工程、電信工程、資訊工程等相關科系畢業為主 2. Familiar with Verilog RTL coding and simulation
數位 IC 設計工程師 _Security(RD0130)	<ul style="list-style-type: none"> ● 電機電子 ● 資訊工程 	Security IP/Architecture digital design	<ol style="list-style-type: none"> 1. 熟悉 Verilog 及 IC 設計流程，有數位 IC 設計實作/驗證經驗 2. 熟 EDA tools (DC, Verdi), C/C++ 者佳 3. 熟 Embedded HSM, Cybersecurity, Secure boot 者佳
數位 IC 設計工程師 _DDR(RD0130)	<ul style="list-style-type: none"> ● 資訊工程 ● 電機電子 	<ol style="list-style-type: none"> 1. DDR Digital PHY design, verification and harden IP implementation 2. CPU IP simulation, verification and integration 3. On-chip AMBA Bus configuration and design 	<ol style="list-style-type: none"> 1. 熟悉 Verilog 及 IC 設計流程，有數位 IC 設計實作/驗證經驗 2. 熟 EDA tools (DC, Verdi), C/C++ 者佳 3. 熟悉 DDR controller 設計或高速介面經驗者佳 4. 熟悉 CPU or On-chip bus design 者佳
類比 IC 設計工程師 (RD0220)	<ul style="list-style-type: none"> ● 電機電子 ● 資訊工程 	<ol style="list-style-type: none"> 1. ADC/LVDSTRX/LVDSTX/MIP IRX/MIPITX/DC2DC/LDO/Char ger/Power IC 2. 類比電路特性量測 3. Analog/Mixed signal integrated circuit design 	<ol style="list-style-type: none"> 1. 需熟悉 HSPICE 2. 熟悉 ADC or POWER ic or High speed interface 者佳
類比電路設計工程師 (RD0230)	<ul style="list-style-type: none"> ● 電機電子 ● 資訊工程 ● 通訊相關 	<ol style="list-style-type: none"> 1. PLL 電路設計 2. High speed IO 電路設計 	<ol style="list-style-type: none"> 1. SPICE/Matlab 相關經驗 2. 基礎類比電路設計背景 3. 對 PLL 電路設計有興趣者