

建興電子科技股份有限公司 103 年度研發替代役職缺一覽表

● SSD 韌體設計工程師-新竹，需求：13-15位

工作內容

1. 設計固態硬碟韌體核心架構，使固態硬碟效能最佳化
2. 測試固態硬碟產品、分析數據

工作條件

1. 熟悉資料結構
2. 樂於與人溝通協調
3. 願意詳較細節及具更進一步做高層研發的潛力

擅長工具

C 、 C++

● Flash 韌體設計工程師-新竹，需求：2-3位

工作內容

1. 設計固態硬碟韌體中與快閃記憶體相關的部份，克服快閃記憶體特性日趨劣化的問題
2. 測試固態硬碟產品、快閃記憶體，及分析數據
3. 跨部門合作

工作條件

1. 樂於與人溝通協調
2. 願意詳較細節及具更進一步做高層研發的潛力

擅長工具

C 、 C++

● Sustaining 工程師-新竹，需求：10-12位

工作內容

1. 程式維護及解決量產 FW Issue
2. 配合出差協助客戶解決問題

擅長工具

資料結構、微處理機、 ARM 、 uC8051

● SSD HW 工程師-新竹，需求：4-6位

工作內容

1. Hardware design for SSD mainboard,test and MP jig PCB
2. Project pilot run control.
3. BOM construct and maintain.
4. Fault analysis support for customer return drive.
5. MP quality maintain.

工作條件

1. 擅電子電路設計、電路異常分析、電磁相容設計
2. 擅溝通與協調

擅長工具

OrCAD 、 PADS 、電路模擬、文書軟體

● 軟體設計工程師-新竹，需求：2-3位

工作內容

1. SSD 軟體及驅動程式開發編寫

擅長工具

C 、 C++

● ECC 韌體設計工程師-新竹，需求：2-3位

工作內容

1. 訊號處理與錯誤更正碼編寫設計
2. Algorithm Development

工作條件

1. 對通訊原理、訊號處理、錯誤更正碼、IC 設計有涉獵
2. 樂於與人溝通協調
3. 願意詳較細節及具更進一步做高層研發的潛力

擅長工具

C 、 C++

● 演算法開發工程師-新竹，需求：2-3位

工作內容

1. 負責 SSD 演算法開發
2. 跨部門溝通合作

工作條件

1. 對通訊原理、訊號處理、錯誤更正碼、IC 設計有涉獵
2. 樂於與人溝通協調
3. 願意詳較細節及具更進一步做高層研發的潛力

擅長工具

演算法

● SSD PM 工程師-新竹，需求：5-7位

工作內容

1. support Taiwan Enterprise pre sales activity / customer approach / new product qualification / sustain activities
2. work w/ RD for product qualification in Enterprise SSD customer
3. internal coordination for cross function communication (RD/factory/procurement/sales/marketing)

工作條件

1. 英文流利
2. 擅溝通協調、積極、具企圖心

擅長工具

C 、 C++

● 數位 IC 設計 HW 工程師-台北，需求：2-3位

工作內容

1. Perform system validation through FPGA prototyping.
2. Work on SOC strategy definition, integration and implementation.
3. Work on synthesis and timing closure, formal verification, netlist analysis/debugging.

擅長工具

C, FPGA, Verilog,

應徵方式：請將履歷寄至以下信箱，如對於職缺有任何疑問，歡迎來電聯繫

陳小姐 03-578-7722 #6103

Ashley.chen@liteonit.com

江小姐 02-8798-2886#8837

Iris.chiang@liteonit.com